

「機能限界加速試験による高品質設計技術 コンソーシアム」発足記念シンポジウム

近年、欧米を中心に高加速限界試験（High Accelerated Limit Test、HALT）を用いた製品安全評価試験が注目されています。本装置は、6軸加振装置と温度急変装置を備え、製品の機能限界を抽出することが目的です。本学では、大学としては初めて HALT を導入し(写真)、統合的損傷センシングシステムの開発に取り組んでいます。この度、HALT の損傷メカニズムの解明などを目的として技術コンソーシアムを発足させました。ご興味のある皆様には是非ご参加いただけますと幸いです。

日時：2016年3月10日(木) 14:00-17:00

場所：横浜国立大学 教育文化ホール 大会議室

**主催：横浜国立大学 先端科学高等研究院
同 リスク共生社会創造センター**

- 14:00~14:10 開会の挨拶
- 14:10~14:50 HALT の最前線
東陽テクニカ HALT センター
センター長 川上雅司
- 14:50~15:30 コンソーシアム構想について
横浜国立大学 澁谷忠弘
- 15:30~15:40 休憩
- 15:40~16:20 メンターグラフィックス社における
V-HALT の取り組み
- 16:20~17:00 HALT 装置見学会
- 17:00~17:15 会場移動
- 17:15~ 懇親会



懇親会 会費 2,000 円 | 定員 100 名

【お申込み方法】先端科学高等研究院ホームページよりお申込み下さい。 <http://ias.ynu.ac.jp/index.html>

【お問い合わせ先】横浜国立大学 先端科学高等研究院 <http://ias.ynu.ac.jp/index.html>

〒240-8501 神奈川県横浜市保土ヶ谷区常盤台 79-5

先端科学高等研究院棟（建物番号 S7-4）102 室、103 室（オフィス）

Phone: 045-339-4454 Fax: 045-339-4456 E-mail: ias@ynu.ac.jp Facebook: www.facebook.com/iasynu

